



**INTELLECTUAL
PROPERTY INDIA**

PATENTS | DESIGNS | TRADE MARKS
GEOGRAPHICAL INDICATIONS



सत्यमेव जयते

भारत सरकार
GOVERNMENT OF INDIA

पेटेंट कार्यालय
THE PATENT OFFICE

पेटेंट प्रमाणपत्र
PATENT CERTIFICATE
(Rule 74 of The Patents Rules)

क्रमांक : 044153452
SL No :



पेटेंट सं. / Patent No. : 431547
आवेदन सं. / Application No. : 3435/CHE/2013
फाइल करने की तारीख / Date of Filing : 31/07/2013
पेटेंटी / Patentee : 1.B. DASTAGIRI REDDY 2.DR. M.P. SELVAN

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित EMBEDDED CONTROLLER FOR N-LEVEL MULTILEVEL INVERTER USING FPGA नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख जुलाई 2013 के इक्तीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled EMBEDDED CONTROLLER FOR N-LEVEL MULTILEVEL INVERTER USING FPGA as disclosed in the above mentioned application for the term of 20 years from the 31st day of July 2013 in accordance with the provisions of the Patents Act,1970.



अनुदान की तारीख : 11/05/2023
Date of Grant :

पेटेंट नियंत्रक
Controller of Patent

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, जुलाई 2015 के इक्तीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगा।

Note. - The fees for renewal of this patent, if it is to be maintained will fall / has fallen due on 31st day of July 2015 and on the same day in every year thereafter.